

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年8月18日 (18.08.2005)

PCT

(10) 国際公開番号
WO 2005/076202 A1(51) 国際特許分類⁷: G06K 19/00, H05K 3/32, H01L 21/56, 21/60, B42D 15/10, C09J 9/02, 201/00

(21) 国際出願番号: PCT/JP2005/001486

(22) 国際出願日: 2005年2月2日 (02.02.2005)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2004-030535 2004年2月6日 (06.02.2004) JP(71) 出願人 (米国を除く全ての指定国について): 日立化成工業株式会社 (HITACHI CHEMICAL CO., LTD.)
[JP/JP]; 〒1630449 東京都新宿区西新宿二丁目1番1号 Tokyo (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 田崎 耕司 (TASAKI, Kouji). 石坂 裕宜 (ISHIZAKA, Hironori). 渋谷 正仁 (SHIBUTANI, Masahito). 田中 耕輔 (TANAKA, Kousuke). 新沢 正久 (SHINZAWA, Masahisa). 殿塚 秀彦 (TONOTSUKA, Hidehiko). 岩田 克也 (IWATA, Katsuya).

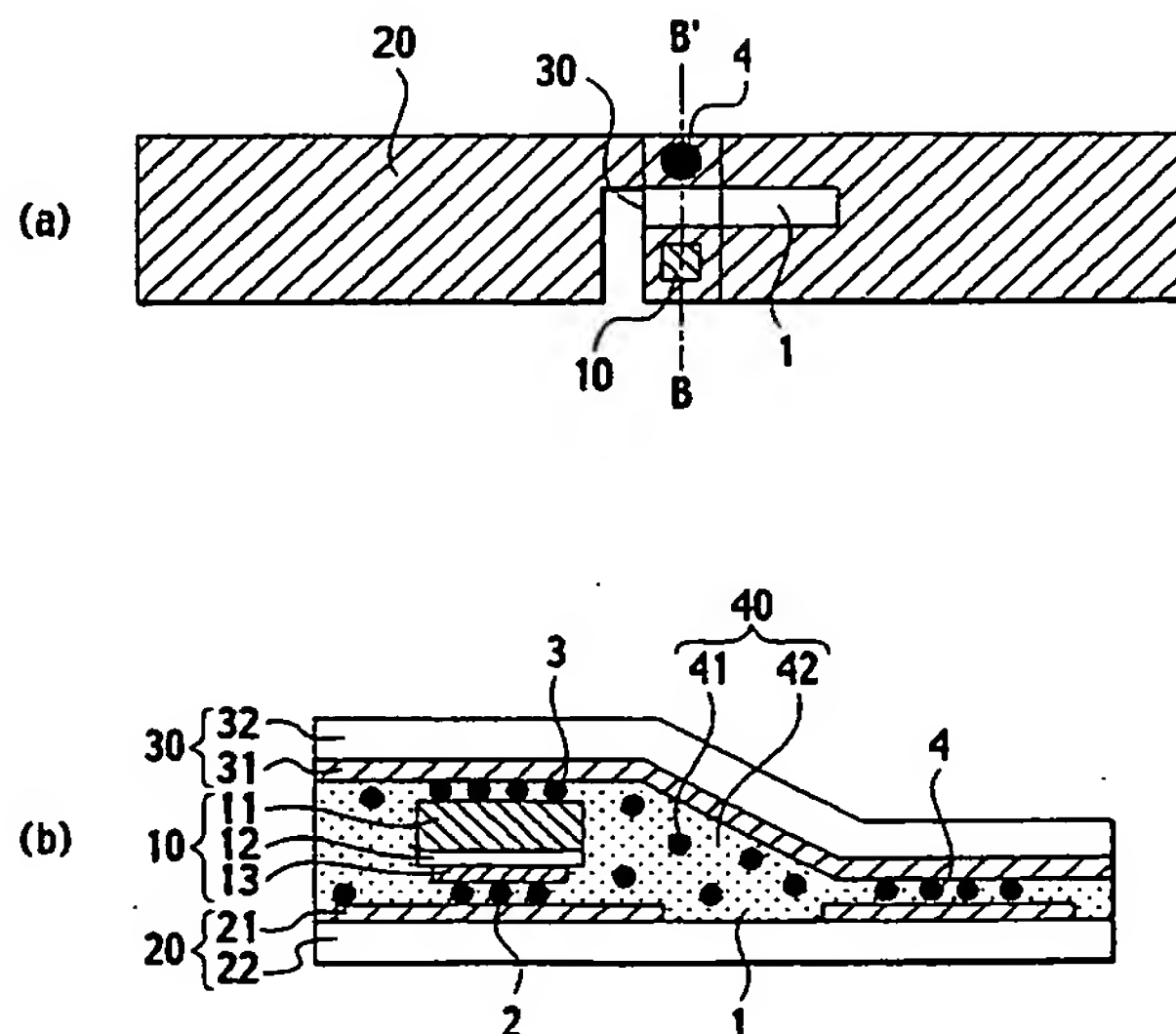
(74) 代理人: 三好 秀和 (MIYOSHI, Hidekazu); 〒1050001 東京都港区虎ノ門一丁目2番8号 虎ノ門琴平タワー Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

[続葉有]

(54) Title: ELECTRONIC DEVICE

(54) 発明の名称: 電子装置



(57) Abstract: Disclosed is an electronic device comprising an IC element (10), a first circuit layer (20) on the surface of which is formed an antenna circuit (21) composed of a conductive layer, and a second circuit layer (30) on the surface of which is formed a conductive layer (31). The IC element (10) comprises a base substrate (11) composed of silicon, a semiconductor circuit layer (12) formed on one side of the base substrate (11) in which layer a semiconductor circuit is formed, and an electrode (13) formed on the semiconductor circuit layer (12). The first circuit layer (20) is electrically connected to either the other side of the base substrate (11) or the electrode (13), and the second circuit layer (30) is electrically connected to either the other side of the base substrate (11) or the electrode (13) which is not connected to the first circuit layer (20). Consequently, the electronic device can be efficiently produced at low cost while achieving good communication characteristics.

(57) 要約: IC素子10と、表面に導電層によるアンテナ回路21が形成された第一の回路層20と、表面に導電層31が形成された第二の回路層30とを含み、IC素子10は、珪素からなるベース基板11と、ベース基板11の一方の面に半導体回路が形成された半導体回路層12と、半導体回路層12上に形成された電極13とを有し、第一の回路層20がベース基板11の他方の面又は電極13のいずれ

[続葉有]

WO 2005/076202 A1



ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。